

	<b>L #</b>	<b>Hit</b>	<b>S arch T xt</b>	<b>DB</b>
<b>1</b>	<b>L1</b>	<b>6731</b>	<b>(257/690,691,693,698,700,723,724,730,747,778,787).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>4927</b>	<b>(361/704,707,719,720,760,772,777,783).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>3693</b>	<b>(174/250,253,260,261,262).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>1362 7</b>	<b>1 2 3</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>2321</b>	<b>4 and @pd&gt;=20020901</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>1266</b>	<b>5 and (bump\$1 ball\$1)</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L7</b>	<b>1108</b>	<b>6 and solder\$3</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch T xt</b>	<b>DB</b>
<b>8</b>	<b>L8</b>	<b>396</b>	<b>6 and ((thermal with expansion) tce cte tec)</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L9</b>	<b>2320</b>	<b>5 and @ad&gt;=19950430</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L10</b>	<b>1</b>	<b>5 and @ad&lt;=19950430</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L12</b>	<b>9</b>	<b>11 and @ad&lt;=19980430</b>	<b>USP AT; US-P GPU B</b>
<b>12</b>	<b>L11</b>	<b>870</b>	<b>6 not 8</b>	<b>USP AT; US-P GPU B</b>
<b>13</b>	<b>L13</b>	<b>1724</b>	<b>(257/737,738).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>14</b>	<b>L14</b>	<b>1483</b>	<b>13 not 6</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch T xt</b>	<b>DB</b>
<b>15</b>	<b>L16</b>	<b>844</b>	<b>15 and solder\$3</b>	<b>USP AT; US-P GPU B</b>
<b>16</b>	<b>L15</b>	<b>901</b>	<b>14 and thermal</b>	<b>USP AT; US-P GPU B</b>
<b>17</b>	<b>L17</b>	<b>8</b>	<b>("4764804"   "5093986"   "5216278"   "5293072"   "5397917"   "5468655"   "5473512"   "5512786").PN.</b>	<b>USP AT</b>
<b>18</b>	<b>L18</b>	<b>1034</b>	<b>257/786.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>19</b>	<b>L19</b>	<b>543</b>	<b>18 and (ball\$1 bump\$1)</b>	<b>USP AT; US-P GPU B</b>
<b>20</b>	<b>L20</b>	<b>470</b>	<b>19 not 15</b>	<b>USP AT; US-P GPU B</b>
<b>21</b>	<b>L21</b>	<b>2</b>	<b>("5168368"   "5468999").PN.</b>	<b>USP AT</b>
<b>22</b>	<b>L22</b>	<b>1451</b>	<b>(228/180.21,180.22).ccl s.</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch T xt</b>	<b>DB</b>
<b>23</b>	<b>L23</b>	<b>119</b>	<b>22 and @pd&gt;=20020901</b>	<b>USP AT; US-P GPU B</b>
<b>24</b>	<b>L24</b>	<b>111</b>	<b>23 not (15 20)</b>	<b>USP AT; US-P GPU B</b>